

## การทดลองที่ 2 โครงสร้างขาสัญญาณ GPIO ของ PSoC MCU

โครงสร้าง GPIO ของ PSoC MCU ความซับซ้อนมาก เนื่องจากโครงสร้างของขาสัญญาณ ออกแบบให้มีคุณสมบัติหลายอย่าง โดยสามารถกำหนดคุณสมบัติการทำงานต่างๆ ได้ดังนี้

- Pull Down (Resistive pull down) โหมดนี้ขาสัญญาณ I/O จะถูกต่อผ่านตัวต้านทานลงกราวด์
- Strong (Strong drive) โหมดนี้เหมาะสำหรับใช้งานเป็นเอาต์พุตดิจิทัล
- High Z (High impedance) โหมดนี้ที่ขาสัญญาณ I/O จะมีความต้านทานสูงเหมาะสำหรับการใช้งานเป็นอินพุต
- Pull Up (Resistive pull up) โหมดนี้ขาสัญญาณ I/O จะถูกต่อผ่านตัวต้านทานไปยัง Vcc
- Open Drain High สถานะของสัญญาณ I/O เป็นแบบ Open Drain High
- Strong Slow (Slow strong drive) สถานะสัญญาณ I/O เป็นแบบ Strong Slow
- High Z Analog เป็นสถานะความต้านทานสูงแบบอนาล็อก ซึ่งจะเป็นค่าสภาวะเริ่มต้น (Default) หลังจากเกิดรีเซ็ต (reset state)

\*\*\*Download ไฟล์ได้จาก\*\*\*

<http://cid-c0a6064779796550.skydrive.live.com/browse.aspx/.Public>

Download คู่มีอไม่โต้ปรตแ้จ้ง electronicpro-1@hotmail.com

ขอบคุณครับ